

## ハードウェア開発

### LSI開発

LSI Development

LSI 開発の各種受託開発／設計のサービスについて。

#### 受託開発／設計のサービス内容

##### ■ASIC 開発



ASIC 開発のフロントエンドにあたる論理設計において、NSS 九州では、VHDL、Verilog-HDL などの従来からの記述言語をメインとする設計手法の他、最近注目されている **SystemVerilog** を使った設計や**アサーション検証**も行っています。

##### ■FPGA 開発

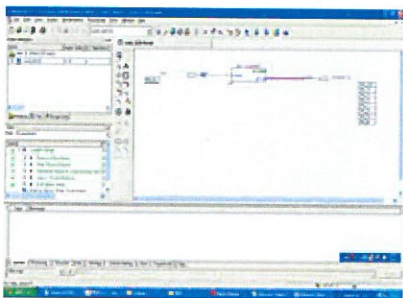
NSS 九州では **XILINX** 及び **ALTERA 社** の FPGA 開発設計の全工程を行っています。

また、C 言語ベース設計手法も取り入れており、**ImpulseC** によるハードウェア／ソフトウェア協調設計を行っています。

さらに、評価ボードを製作し、FPGA の**実機評価試験**にも対応可能です。

#### 開発言語 & 使用ツール

##### ■開発言語



VHDL ・Verilog-HDL ・SystemVerilog ・ImpulseC

##### ■使用ツール

・ISE ・Quartus ・ModelSim

#### 開発実績

- ・ 汎用マイコン向け周辺マクロ
- ・ LCD コントローラ
- ・ FIFOコントローラ

